

2 mai 2006

Présents : Knud Dahlerup-Petersen, Julien Kis, Sebastien Maquet, Sandrine Le Naour, Rosario Principe, Ronaldus Suykerbuyk.

Etat des lieux installation en UA87, préparation 24 heat run and schedule RR77

1. Prochaines étapes :

- 26 avril tests interlock 120 et 600A. Fait. Résultat positif pour EE. A confirmer que les tests des interlocks sur les câbles refroidis, coté AB/PO, ont bien eu lieux.
 - 2 mai test interlock 13kA. En cours.
Rappel : test avec Pic (Robert Harrison). Concernent QF et QD mais pas MB, qui sera prêt en semaine 20.
 - 4 mai Jeudi, test 8h pour 120 et 600A, depuis la FCR (OP en place).
 - 15 mai Lundi, test CCC.
 - 16 mai Mardi, 9h00, test 8h pour PCs > 2kA (QF, QD et RB compris).
 - 22 mai Lundi, 9h00, test 24h.
2. AB/PO : en [annexe](#) la liste de convertisseurs à tester durant le 8h run de jeudi prochain, 4 mai.
3. **Planning des RR77, 13 et 53** : on rappelle que les tests en RR77 démarreront le 12 juin et non pas le 29 mai (2w). Les tests en RR13 seront déplacés au 26 juin, au lieu du 19 juin du planning précédent (1w).

AB/PO et AT/MEL font remarquer que le recouvrement entre le 24hrs heat run du RR77 et la préparation du test en RR13 pourrait engendrer sérieuses difficultés par manque de ressources, surtout dans la période estivale (vacances), ou sera très difficile de doubler les équipes.

Selon ce nouveau planning, le même recouvrement devrait se vérifier pour le 24 heat run du RR13 et la préparation du RR53.

Par ailleurs, l'état d'avancement des travaux en RR53 paraît particulièrement critique. Hugues se demande si l'installation sera complétée dans les délais.

4. **Access en CCC pour le test du 15 mai** : ceux qui nécessitent d'un accès en CCC pour les tests du 15 main, doivent demander un permis CCCPRIV et refaire leur carte d'accès au bât.55.

Attention : après réfection de la carte d'accès, le permis d'accès pour les points impairs est, très probablement, à revalider chez les gardiens à l'entrée du site de Preveessin.

5. **Rappel TS/EL** : convertisseur RYMCOB01 à câbler en DC (action Julien).
6. **TS/EL** : plusieurs racks à fermer en UA87. Pas de panneaux latéraux. Date à confirmer (action Julien)
7. **Rappel : Propreté des lieux**. Un nettoyage complet de la zone a été effectué en semaine 16. Chaque superviseur de chantier est désormais chargé de faire respecter les conditions générales de la zone et éviter d'abandonner palettes vides, papier sur les racks, morceaux de câble, etc.
8. **Pour mémoire** : on rappelle que les sept aimants B340 en UJ88 sont connectés sur le réseau ED T18, idem pour MCIA104 et MQI134. Ces installations ne sont pas reliées au circuit de refroidissement de l'UA87. Les MQID et MQIF du RH87 non plus ne sont pas reliés aux circuits ED de l'UA87. Ils sont connectés sur le circuit ED secteur 81.
9. **Cooling** : monitoring et enregistrement des données. La modification pour l'enregistrement des données depuis CCC est faite. En attente de confirmation pour ce que concerne la console pour le monitoring en local.
10. **Pour mémoire**: une simulation d'arrêt des pompes dans l'UW est planifiée à la fin du « 24 hrs heat run » de manière à en vérifier l'impact sur les systèmes en service en UA87 (courants de stand-by).
11. **AB/PO** : afin de limiter l'impact des tests sur l'installation de la DFBX, les « main quads », RTQX2 et RQX, et le RD1, des « inner triplets » seront testés après le 28 avril en une seule fois. Date à confirmer par AB/PO.
12. **AB/PO** date à confirmer pour la connexion des câbles sur le convertisseur RB (Hugues).
13. **Boîtier pièces en court circuit installées en UJ87** : ces boîtiers touchaient les vannes cryo. Les câbles refroidis ont été rehaussés par EL de manière à éviter le contact entre le boîtier et les vannes d'air.
Les vannes ont été contrôlées par ACR et aucun dysfonctionnement n'a été détecté (Philippe Matarranz).

Par la suite, EL installera les câbles refroidis de manière à laisser une marge majeure pour l'installation des boîtiers et éviter le contact boîtiers-vannes cryo.

14. Pour mémoire : protection pièces en court circuit installées en UA87, ok (Antonio). Ces pièces ont été prélevés en UA83 temporairement.

A signaler que les **pièces en court circuit au dessus de la DFBX** sont particulièrement dangereuses et il faudra éviter toutes activités de montage et connexion de la DFBX dans l'UJ durant les mise en courant des « main quads », RTOX2 et ROX, et le RD1.

15. Pour mémoire : la chaîne de sécurité déclenchée par les détecteurs de débit ED sera entièrement testée dans les UAs pour chaque connexion hydraulique. Le test prévoit **une coupure d'eau sur un câble refroidis**, qui devrait engendrer un signal « manque de débit » sur l'Eletta et, par conséquent, l'arrêt du convertisseur en aval et, surtout, l'ouverture du *switch*.

En annexe le link au fichier dwg incluant la liste et la position des départs par convertisseur :

\\cern.ch\dfs\Users\h\hardcom\Public\piquage_cables_refroidis_UA87.dwg

16. Fermeture **blindage mobile** UJ86 prévue pour le 22 mai (date vérifiée avec la coordination IC à cause de l'installation de la DFBXH). Un e-mail e été envoyé à Jean-Pierre Granchielli. En cours.

17. Equipement FCR : ~~Vérification des applications en FCR pour les tests de 8h est en cours.~~ Fait.

L'analyse des méthodes pour transférer un certain nombre d'applications en local durant le test 24 heures depuis la CCC est en cours.

18. Rappel, état des demandes pour la **mise en service circuits EL** à l'adresse suivant : <\\cern.ch\dfs\users\m\maquets\Public>

19. Sécurité :

- a. **Niveau Sonore**, mesures compensatoires adoptées autour de la panoplie de distribution ED à la hauteur de la DQR : 1) **balisage** supplémentaire à environs 20m de part et d'autre de la panoplie CV en proximité de RQ8, 2) **rappel** à tout intervenant que les systèmes de protection acoustiques, conformes aux standards CERN, sont obligatoires dans la zone et 3) **liste du personnel** intervenant en UA (envoyée le 19 et le 20 avril 2006, voir CR RAT).
- b. **Détection feu et alarmes évacuation** : détection feu et les alarmes évacuation en service dans l'UA87.
- c. **Coactivité** : pour des raisons de sécurité, on confirme que toute forme de coactivité pouvant engendrer des dangers supplémentaires doit être évité, y compris : accès à la DFBX

durant les tests de 8 ou 24 heures ou pendant la mise en courant et installation des « kickers » en UA87.

20. Access au tunnel par le labyrinthe en UA87 durant le test 24 heures. Selon la coordination de sécurité il est possible de permettre un transit au personnel ayant passé le test niveau 4 jusqu'au labyrinthe, pour autant que les convertisseurs en proximité de l'UJ soient protégés par un balisage adéquat.

Prochaine RAT, Mercredi 3 mai. 8h30, point 8, salle 2889/R-008.

Rosario Principe

| PC NAME | RACK NAME | RACK SLOT | GATEWAY | WORLDIP ADDRESS | MAX DI DT [A/s] | I NOMINAL [A] | I ULTIMATE [A] | I MIN OP [kA] | CABLE RESISTANCE [mOhm] |
|--|-----------|-----------|--------------|-----------------|--------------------|------------------|-------------------|------------------|----------------------------|
| RPLB.UA87.RCOX3.R8 | RYLB01 | 1.1 | CFC-SR8-RR8D | 14 | 1 | 100 | 110 | 0 | 39.992 |
| RPLB.UA87.RCOSX3.R8 | RYLB01 | 1.2 | CFC-SR8-RR8D | 15 | 1 | 100 | 110 | 0 | 39.992 |
| RPLB.UA87.RCSX3.R8 | RYLB01 | 2.1 | CFC-SR8-RR8D | 16 | 0.5 | 100 | 100 | 0 | 39.992 |
| RPLB.UA87.RCSSX3.R8 | RYLB01 | 2.2 | CFC-SR8-RR8D | 17 | 1 | 100 | 110 | 0 | 39.992 |
| RPLB.UA87.RCBYVS4.R8B2 | RYLB02 | 1.1 | CFC-SR8-RR8D | 25 | 0.667 | 72 | 77 | 0 | 45.706 |
| RPLB.UA87.RCBYHS4.R8B1 | RYLB02 | 1.2 | CFC-SR8-RR8D | 26 | 0.667 | 72 | 77 | 0 | 45.706 |
| RPLB.UA87.RCBYHS4.R8B2 | RYLB02 | 2.1 | CFC-SR8-RR8D | 27 | 0.667 | 72 | 77 | 0 | 45.706 |
| RPLB.UA87.RCBYVS4.R8B1 | RYLB02 | 2.2 | CFC-SR8-RR8D | 28 | 0.667 | 72 | 77 | 0 | 45.706 |
| RPLB.UA87.RCBYVS5.R8B2 | RYLB03 | 1.1 | CFC-SR8-RR8E | 4 | 0.667 | 72 | 77 | 0 | 52.561 |
| RPLB.UA87.RCBYHS5.R8B1 | RYLB03 | 1.2 | CFC-SR8-RR8E | 8 | 0.667 | 72 | 77 | 0 | 52.561 |
| RPLB.UA87.RCBYHS5.R8B2 | RYLB03 | 2.1 | CFC-SR8-RR8E | 3 | 0.667 | 72 | 77 | 0 | 52.561 |
| RPLB.UA87.RCBYVS5.R8B1 | RYLB03 | 2.2 | CFC-SR8-RR8E | 7 | 0.667 | 72 | 77 | 0 | 52.561 |
| RPLB.UA87.RCTX3.R8 | RYLC01 | 1.1 | CFC-SR8-RR8D | 18 | 1 | 80 | 86 | 0 | 41.135 |
| RPLB.UA87.RCBYV4.R8B2 | RYLC02 | 1.1 | CFC-SR8-RR8D | 23 | 0.667 | 72 | 77 | 0 | 45.706 |
| RPLB.UA87.RCBYH4.R8B1 | RYLC02 | 1.2 | CFC-SR8-RR8D | 24 | 0.667 | 72 | 77 | 0 | 45.706 |
| RPLB.UA87.RCBYH5.R8B2 | RYLC03 | 1.1 | CFC-SR8-RR8E | 5 | 0.667 | 72 | 77 | 0 | 52.561 |
| RPLB.UA87.RCBYV5.R8B1 | RYLC03 | 1.2 | CFC-SR8-RR8E | 6 | 0.667 | 72 | 77 | 0 | 52.561 |
| RPLB.UA87.RCO.A81B1 | RYLC04 | 1.1 | CFC-SR8-RR8E | 9 | 1 | 100 | 110 | 0 | 29.063 |
| RPLB.UA87.RCO.A81B2 | RYLC04 | 1.2 | CFC-SR8-RR8E | 10 | 1 | 100 | 110 | 0 | 29.063 |
| RPLB.UA87.RCBCV6.R8B2 | RYLC05 | 1.1 | CFC-SR8-RR8F | 9 | 0.667 | 80 | 86 | 0 | 39.992 |
| RPLB.UA87.RCBCH6.R8B1 | RYLC05 | 1.2 | CFC-SR8-RR8F | 8 | 0.667 | 80 | 86 | 0 | 39.992 |
| RPMBA.UA87.RQT13.R8B2 | RYMCA01 | 1.1 | CFC-SR8-RR8E | 17 | 5 | 550 | 600 | 0 | 7.695 |
| RPMBA.UA87.RQT13.R8B1 | RYMCA01 | 1.2 | CFC-SR8-RR8E | 16 | 5 | 550 | 600 | 0 | 7.182 |
| RPMBA.UA87.RQT12.R8B2 | RYMCA02 | 1.1 | CFC-SR8-RR8E | 15 | 5 | 550 | 600 | 0 | 7.592 |
| RPMBA.UA87.RQT12.R8B1 | RYMCA02 | 1.2 | CFC-SR8-RR8E | 14 | 5 | 550 | 600 | 0 | 7.49 |
| RPMBA.UA87.RQTL11.R8B2 | RYMCA03 | 1.1 | CFC-SR8-RR8E | 13 | 5 | 550 | 600 | 0 | 7.49 |
| RPMBA.UA87.RQTL11.R8B1 | RYMCA03 | 1.2 | CFC-SR8-RR8E | 12 | 5 | 550 | 600 | 0 | 7.49 |
| RPMBB.UA87.RCBXH3.R8 | RYMCB02 | 1.1 | CFC-SR8-RR8D | 7 | 5 | 550 | 600 | 0 | 4.609 |
| RPMBB.UA87.RCBXH2.R8 | RYMCB02 | 1.2 | CFC-SR8-RR8D | 8 | 5 | 550 | 600 | 0 | 4.691 |
| RPMBB.UA87.RCBXV3.R8 | RYMCB03 | 1.1 | CFC-SR8-RR8D | 9 | 5 | 550 | 600 | 0 | 4.691 |
| RPMBB.UA87.RCBXH1.R8 | RYMCB03 | 1.2 | CFC-SR8-RR8D | 10 | 1.667 | 550 | 600 | 0 | 5.102 |
| RPMBB.UA87.RCBXV1.R8 | RYMCB04 | 1.1 | CFC-SR8-RR8D | 11 | 1.667 | 550 | 600 | 0 | 5.432 |
| RPMBB.UA87.RCBXV2.R8 | RYMCB04 | 1.2 | CFC-SR8-RR8D | 12 | 5 | 550 | 600 | 0 | 5.102 |
| RPMBB.UA87.RQSX3.R8 | RYMCB05 | 1.1 | CFC-SR8-RR8D | 13 | 5 | 550 | 600 | 0 | 5.596 |
| RPMBB.UA87.RQS.R8B2 | RYMCB06 | 1.1 | CFC-SR8-RR8E | 11 | 5 | 550 | 600 | 0 | 7.592 |

| PC NAME | RACK NAME | RACK SLOT | GATEWAY | WORLDIP ADDRESS | MAX DI DT [A/s] | I NOMINAL [A] | I ULTIMATE [A] | I MIN OP [kA] | CABLE RESISTANCE [mOhm] |
|--|-----------|-----------|--------------|-----------------|--------------------|------------------|-------------------|------------------|----------------------------|
| RPMBB.UA87.RQTD.A81B2 | RYMCB07 | 1.1 | CFC-SR8-RR8E | 19 | 5 | 550 | 600 | 0 | 7.387 |
| RPMBB.UA87.RQTD.A81B1 | RYMCB07 | 1.2 | CFC-SR8-RR8E | 18 | 5 | 550 | 600 | 0 | 7.285 |
| RPMBB.UA87.RQTF.A81B2 | RYMCB08 | 1.1 | CFC-SR8-RR8E | 21 | 5 | 550 | 600 | 0 | 7.387 |
| RPMBB.UA87.RQTF.A81B1 | RYMCB08 | 1.2 | CFC-SR8-RR8E | 20 | 5 | 550 | 600 | 0 | 7.387 |
| RPMBB.UA87.RCS.A81B2 | RYMCB09 | 1.1 | CFC-SR8-RR8E | 23 | 5 | 550 | 600 | 0 | 6.874 |
| RPMBB.UA87.RCS.A81B1 | RYMCB09 | 1.2 | CFC-SR8-RR8E | 22 | 5 | 550 | 600 | 0 | 6.977 |
| RPMBB.UA87.RCD.A81B2 | RYMCB10 | 1.1 | CFC-SR8-RR8E | 25 | 5 | 550 | 600 | 0 | 6.977 |
| RPMBB.UA87.RCD.A81B1 | RYMCB10 | 1.2 | CFC-SR8-RR8E | 24 | 5 | 550 | 600 | 0 | 6.977 |
| RPMBB.UA87.RSD1.A81B2 | RYMCB11 | 1.1 | CFC-SR8-RR8E | 27 | 5 | 550 | 600 | 0 | 6.977 |
| RPMBB.UA87.RSD1.A81B1 | RYMCB11 | 1.2 | CFC-SR8-RR8E | 26 | 5 | 550 | 600 | 0 | 7.079 |
| RPMBB.UA87.RSD2.A81B2 | RYMCB12 | 1.1 | CFC-SR8-RR8F | 2 | 5 | 550 | 600 | 0 | 6.874 |
| RPMBB.UA87.RSD2.A81B1 | RYMCB12 | 1.2 | CFC-SR8-RR8F | 1 | 5 | 550 | 600 | 0 | 7.079 |
| RPMBB.UA87.RSF1.A81B2 | RYMCB13 | 1.1 | CFC-SR8-RR8F | 4 | 5 | 550 | 600 | 0 | 7.079 |
| RPMBB.UA87.RSF1.A81B1 | RYMCB13 | 1.2 | CFC-SR8-RR8F | 3 | 5 | 550 | 600 | 0 | 6.977 |
| RPMBB.UA87.RSF2.A81B2 | RYMCB14 | 1.1 | CFC-SR8-RR8E | 28 | 5 | 550 | 600 | 0 | 7.079 |
| RPMBB.UA87.RSF2.A81B1 | RYMCB14 | 1.2 | CFC-SR8-RR8E | 29 | 5 | 550 | 600 | 0 | 7.182 |
| RPLB.UJ87.RCBCH9.R8B2 | RYLB04 | 1.1 | CFC-SR8-RR8F | 25 | 1 | 100 | 110 | 0 | 30.326 |
| RPLB.UJ87.RCBCV9.R8B1 | RYLB04 | 1.2 | CFC-SR8-RR8F | 24 | 1 | 100 | 110 | 0 | 30.326 |
| RPLB.UJ87.RCBCV10.R8B2 | RYLB04 | 2.1 | CFC-SR8-RR8F | 23 | 1 | 100 | 110 | 0 | 46.753 |
| RPLB.UJ87.RCBCH10.R8B1 | RYLB04 | 2.2 | CFC-SR8-RR8F | 22 | 1 | 100 | 110 | 0 | 46.753 |
| RPLB.UJ87.RCBCH7.R8B2 | RYLB05 | 1.1 | CFC-SR8-RR8F | 29 | 1 | 100 | 110 | 0 | 39.992 |
| RPLB.UJ87.RCBCV7.R8B1 | RYLB05 | 1.2 | CFC-SR8-RR8F | 28 | 1 | 100 | 110 | 0 | 39.992 |
| RPLB.UJ87.RCBCV8.R8B2 | RYLB05 | 2.1 | CFC-SR8-RR8F | 27 | 1 | 100 | 110 | 0 | 39.992 |
| RPLB.UJ87.RCBCH8.R8B1 | RYLB05 | 2.2 | CFC-SR8-RR8F | 26 | 1 | 100 | 110 | 0 | 39.992 |